



## Implementação de uma ULA

Descrever em nível lógico uma ULA hipotética conforme a Fig. 1. O trabalho será no formato de documento (manual ou digital), não será necessário aplicar nenhuma simulação.

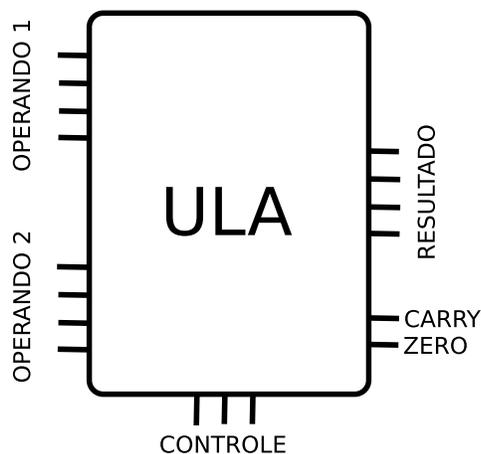


Fig. 1 – Unidade Lógica e Aritmética.

Descrever a ULA com as seguintes Operações (entre parênteses os valor em binário usado para selecionar a operação):

- Soma (000)
- Subtração (001)
- NOT (010)
- AND (011)
- OR (100)

O trabalho deverá ser subdividido em seções com uma breve descrição literal em cada seção. Na data da apresentação cada aluno deverá apresentar um dos seguintes itens (será sorteado no momento da apresentação):

- Circuito somador
- Circuito subtrator
- Circuito seletor da entrada
- Circuito seletor da saída
- Funcionamento das flags (zero e carry)
- Funcionamento global